

動的再構成可能ハードウェアと汎用モジュールの開発

- Palette for computer architecture design -

開発者: 杉江崇繁

- 任意の時間に任意の論理回路を書き換え可能なハードウェアの開発
- ハードウェアの制御部分を汎用的に開発（一括コンパイル可能）
- ユーザ回路のメモリ空間をユーザ空間から直視可能なため、開発が容易
- ユーザは論理回路とその制御ソフトのみを開発するだけ
- 遠隔制御から任意の計算機を構成可能
- 論理回路と制御ソフトのライブラリ化と複数ユーザの相互利用による発展
- ハイレベルな論理回路の学習，画期的なアーキテクチャの考案，高速計算や自己進化型計算機などへの応用



ソフトウェア

ホストコンピュータ

動的再構成可能
ハードウェア