

2006年度未踏ソフトウェア創造事業

PCIバスを利用した組み込み向け デバッグ支援システムの開発

開発者：藤田 憲正

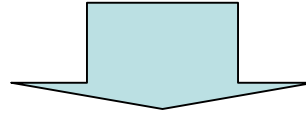
組み込みソフトウェア技術者の皆様へ

次のような事例でお困りではありませんか？

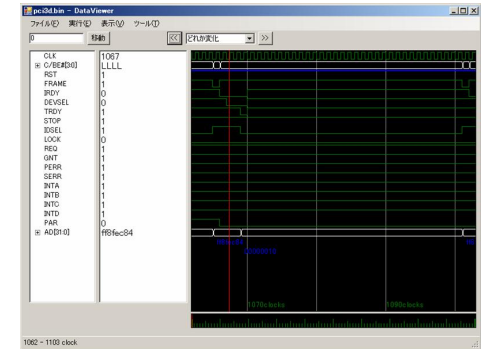
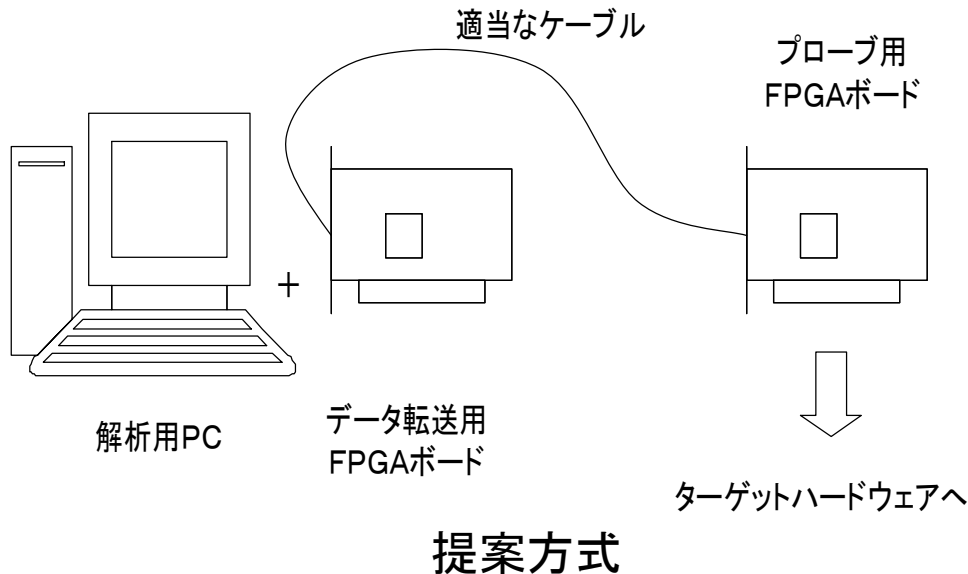
- － 割り込みを使うソフトウェアのデバッグ
- － 実機で性能が出ない
- － デバイスを制御しているが意図通りに動かない

これらの解決をお手伝いできるソリューションです

FPGA評価ボード+PC



簡易バスアナライザ+ロジアナ+α



START_CLOCK	Command	Address	Data	Bytes	STATUS
00000003af44589f	CF_RD	00000000	00000000	-	abort
00000003af4458db	CF_RD	00000000	00000000	-	abort
00000003af445919	CF_RD	00000000	00000000	-	abort
00000003af445954	CF_RD	00000000	00000000	-	abort
00000003af445992	CF_RD	00000000	00000000	-	abort
00000003af4459ce	CF_RD	00000000	00000000	-	abort
00000003af445a0c	CF_RD	00000000	00000000	-	abort
000000078990aaf1	IO_RD	0000e400	af4457ac	4	
000000078990a415	IO_RD	0000e404	00000003	4	
000000078990f4c5	IO_RD	0000e408	0c1123da	4	
00000007a0113778	IO_RD	0000e40c	00000000	4	
00000007b3d10e81	IO_WR	0000e400	0000000a	4	
00000007b3d2ee80	IO_WR	0000e400	0000000b	4	
00000007b3d175bb	IO_WR	0000e400	0000000c	4	
00000007d9914d9	CF_RD	00000000	00000000	-	abort
00000007d9914f8	CF_RD	00000000	00000000	-	abort
00000007d991534	CF_RD	00000000	00000000	-	abort
00000007d991572	CF_RD	00000000	00000000	-	abort
00000007d9915ad	CF_RD	00000000	00000000	-	abort
00000007d9915ec	CF_RD	00000000	00000000	-	abort

URL

<http://www.kmc.gr.jp/proj/mitou2006/>

画面サンプル