

# 抽象度の高い ハードウェア記述言語

開発代表者 西川 徹  
共同開発者 桜庭 俊

- ハードウェア記述の世界に、高い生産性を！
  - 「設計」をパターン化して、再利用したい。
  - 文面から、自動的にとれるバグは取って欲しい。
  - いちいち信号の定義を丁寧に書きたくない。

これらの課題を解決する  
現代的なプログラミング言語の研究成果を  
ハードウェアの世界でも使いたい！  
HDML言語とHDMLコンパイラがそれを可能にします。

# 開発成果

- 極めて短いコードでハードウェアを記述
  - 短く簡潔に書けるということ→バグ入りにくい。
  - 高い生産効率を達成可能であることを示している。
- 実機での動作を確認
  - シミュレーション専用言語ではない。実際に動くハードウェアを書ける言語。

|             | HDML | VHDL* |
|-------------|------|-------|
| パラレル/シリアル変換 | 11行  | 63行   |
| シリアル/パラレル変換 | 10行  | 80行   |

\*:「実用HDLサンプル記述集」, CQ出版社. コメント行を除く