

ハードウェア自身を再構成する数値計算アクセラレータ用 コンパイラの開発

濱田 剛(理化学研究所)

FPGAを数値計算に利用するためのコンパイラPGRを開発しました。PGRはアプリケーション開発者が浮動小数点演算器とその間の接続関係を記述するだけでFPGAシステムを利用できるようにするシステムです。開発終了時において、Xilinx FPGAを4つ搭載したFPGAボードを対象にしたPGRを動作させることに成功しました。

